

# 特許協力条約

PCT

特許性に関する国際予備報告 (特許協力条約第二章)

(法第12条、法施行規則第56条)

[PCT36条及びPCT規則70]



出願人又は代理人 の書類記号 P35351-P0	今後の手続きについては、様式PCT/1PEA/416を参照すること。	
国際出願番号 PCT/JP2005/004676	国際出願日 (日. 月. 年) 16. 03. 2005	優先日 (日. 月. 年) 24. 03. 2004
国際特許分類 (IPC) Int.Cl. 606F12/08(2006.01)		
出願人 (氏名又は名称) 松下電器産業株式会社		

1. この報告書は、PCT35条に基づきこの国際予備審査機関で作成された国際予備審査報告である。 法施行規則第57条 (PCT36条) の規定に従い送付する。	
2. この国際予備審査報告は、この表紙を含めて全部で 4 ページからなる。	
3. この報告には次の附属物件も添付されている。	
a. <input checked="" type="checkbox"/> 附属書類は全部で 4 ページである。	
<input checked="" type="checkbox"/> 補正されて、この報告の基礎とされた及び/又はこの国際予備審査機関が認めた訂正を含む明細書、請求の範囲及び/又は図面の用紙 (PCT規則70.16及び実施細則第607号参照)	
<input type="checkbox"/> 第1欄4 及び補充項に示したように、出願時における国際出願の開示の範囲を超えた補正を含むものとの国際予備審査機関が認定した代替用紙	
b. <input type="checkbox"/> 電子媒体は全部で (電子媒体の種類、数を示す)。 配列表に関する補充欄に示すように、電子形式による配列表又は配列表に関連するテーブルを含む。 (実施細則第802号参照)	
4. この国際予備審査報告は、次の内容を含む。	
<input checked="" type="checkbox"/> 第I欄 国際予備審査報告の基礎	
<input type="checkbox"/> 第II欄 優先権	
<input type="checkbox"/> 第III欄 新規性、進歩性又は産業上の利用可能性についての国際予備審査報告の不作成	
<input type="checkbox"/> 第IV欄 発明の単一性の欠如	
<input checked="" type="checkbox"/> 第V欄 PCT35条(2)に規定する新規性、進歩性又は産業上の利用可能性についての見解、それを実行 けるための文献及び説明	
<input type="checkbox"/> 第VI欄 ある種の引用文献	
<input type="checkbox"/> 第VII欄 国際出願の不備	
<input type="checkbox"/> 第VIII欄 国際出願に対する意見	

国際予備審査の請求書を受理した日 24. 01. 2006	国際予備審査報告を作成した日 24. 02. 2006	
名称及び/又は 日本特許庁 (1PEA/JP) 郵便番号100-8915 東京都千代田区橋が明三丁目4番3号	特許庁審査官 (権限のある職員) 清水 泰 電話番号 03-3581-1101 内線 3586	SN 5543

様式PCT/1PEA/409 (表紙) (2005年4月)

第1欄 報告の基礎

1. 著述に關し、この予備審査報告は以下のものを基礎とした。

- ☒ 出願時の言語による国際出願  
 出願時の言語から次の目的のための言語である \_\_\_\_\_ 語に翻訳された、この国際出願の翻訳文  
☐ 国際調査 (PCT規則12.3(a)及び12.3(b))  
☐ 国際公開 (PCT規則12.4(a))  
☐ 国際予備審査 (PCT規則56.2(a)又は56.3(a))

2. この報告は下記の出願書類を基礎とした。(法第6条(PCT14条)の規定に基づく命令に応答するために提出された差異文書は、この報告において「出願時」とし、この報告に添付していない。)

☐ 出願時の国際出願書類

☒ 明細書

第 1-27 \_\_\_\_\_ ページ、出願時に提出されたもの  
 第 \_\_\_\_\_ ページ、付付で国際予備審査機関が受理したもの  
 第 \_\_\_\_\_ ページ、付付で国際予備審査機関が受理したもの

☒ 請求の範囲

第 1, 6, 8-11 \_\_\_\_\_ 項、出願時に提出されたもの  
 第 \_\_\_\_\_ 項、PCT19条の規定に基づき補正されたもの  
 第 1, 3, 5, 7, 12-18 \_\_\_\_\_ 項、24.01.2006 付付で国際予備審査機関が受理したもの  
 第 \_\_\_\_\_ 項、付付で国際予備審査機関が受理したもの

☒ 図面

第 1-19 \_\_\_\_\_ 図、出願時に提出されたもの  
 第 \_\_\_\_\_ 図、付付で国際予備審査機関が受理したもの  
 第 \_\_\_\_\_ 図、付付で国際予備審査機関が受理したもの

☐ 配列表又は関連するテーブル

配列表に関する補充欄を参照すること。

3. ☒ 補正により、下記の書類が削除された。

☐ 明細書 第 \_\_\_\_\_ ページ  
☒ 請求の範囲 第 2 \_\_\_\_\_ 項  
☐ 図面 第 \_\_\_\_\_ 図  
☐ 配列表 (具体的に記載すること) \_\_\_\_\_  
☐ 配列表に関連するテーブル (具体的に記載すること) \_\_\_\_\_

4. ☐ この報告は、補充欄に示したように、この報告に添付されかつ以下に示した補正が出願時における開示の範囲を超えてされたものと認められるので、その補正がされなかったものとして作成した。(PCT規則70.2(c))

☐ 明細書 第 \_\_\_\_\_ ページ  
☐ 請求の範囲 第 \_\_\_\_\_ 項  
☐ 図面 第 \_\_\_\_\_ ページ/図  
☐ 配列表 (具体的に記載すること) \_\_\_\_\_  
☐ 配列表に関連するテーブル (具体的に記載すること) \_\_\_\_\_

\* 4. に該当する場合、その用紙に“superseded”と記入されることがある。

第V欄 新規性、進歩性又は産業上の利用可能性についての法第12条（PCT35条(2)）に定める見解、それを裏付ける文献及び説明

## 1. 見解

新規性 (N)	請求の範囲 5, 7, 8, 9, 10, 11, 13, 14, 15, 16, 17	有
	請求の範囲 1, 3, 4, 6, 12, 18	無
進歩性 (1S)	請求の範囲	有
	請求の範囲 1, 3-18	無
産業上の利用可能性 (1A)	請求の範囲 1, 3-18	有
	請求の範囲	無

## 2. 文献及び説明 (PCT規則70.7)

文献1: JP 11-167520 A (日本電気株式会社)  
1999. 06. 22, [0021] - [0043], [図1] - [図6]  
& US 6173392 B1,

第2欄第22行-第5欄第41行, 第1図-第6C図

文献2: JP 2003-223360 A (株式会社日立製作所)  
2003. 08. 08,

[0071], [0073], [0079], [図6] - [図8]

文献3: JP 7-84879 A (株式会社東芝) 1995. 03. 31

文献4: JP 60-45855 A (富士通株式会社) 1985. 03. 12

文献5: JP 61-16348 A (三菱電機株式会社) 1986. 01. 24

文献6: JP 51-19453 A (富士通株式会社) 1976. 02. 16

・請求の範囲1, 3, 4, 6, 12, 18について

請求の範囲1, 3, 4, 6, 12, 18は文献1により新規性及び進歩性を有しない。文献1には、前回のアクセスアドレスであるヒストリアドレスの情報と前回のアクセスアドレスと前々回のアクセスアドレスとの差分の情報とを保持しておき、今回のアクセスアドレスであるリクエストアドレスがヒストリアドレスと差分との和に等しいという条件を満たすか否かを判定し、リクエストアドレスと差分との和であるブリフェッチ対象のアドレスを生成し、前記条件を満たすと判定したとき、生成したブリフェッチ対象のアドレスにより主記憶からキャッシュメモリへのブリフェッチを行い、さらに、リクエストアドレスを新たなヒストリアドレスとして保持することにより新たな条件を生成する技術が教示されている。

文献1に教示された技術においてヒストリアドレス等の情報を新たな値に更新することは新たな条件を生成することと等価である。このことを鑑みれば、24. 01. 2006付けの平続補正書により、出願当初の請求の範囲1と請求の範囲2をあわせて補正後の請求の範囲1としたことにもかかわらず、補正後の請求の範囲1, 3, 4, 6, 12, 18は依然として新規性及び進歩性を有しないものである。

・請求の範囲5, 17について

請求の範囲5, 17は文献1および文献2により進歩性を有しない。文献2にも例示されるような、アドレス範囲を指定してキャッシュメモリに対する何らかの操作を行うことは当業者には周知である。また、文献2には、指定されたアドレス範囲がキャッシュラインの境界に合っていない場合には、キャッシュラインの境界に合うようにアドレス範囲を調整（アライン）する技術が教示されている。文献1に教示された技術も文献2に教示された技術とともにキャッシュメモリに対するアドレスを用いた操作に関するものであり、これらの技術を組み合わせることは当業者にとって容易である。

## 補充欄

いずれかの欄の大きさが足りない場合

## 第 4.2 欄の書き

## ・請求の範囲 7, 8, 9 について

請求の範囲 7, 8, 9 は文献 1 により進歩性を有しない。文献 1 に教示された技術も、次にアクセスされると予想されるアドレスに関する情報を条件として生成し保持する点では請求の範囲 7, 8, 9 と同様である。条件として、次のアクセスされると予想されるアドレスそのものの自体の情報を保持するようにすべく、必要なアドレス演算を行うように設計変更を行うことは、当業者にとって容易である。

## ・請求の範囲 10, 11 について

請求の範囲 10, 11 は文献 1 により進歩性を有しない。キャッシュメモリの制御を行うための必要に応じて、複数の条件の論理積や論理和を適宜用いることは当業者にとって容易である。

## ・請求の範囲 13 について

請求の範囲 13 は文献 1 及び文献 3 により進歩性を有しない。文献 3 にも例示されるような、キャッシュメモリに対するライト時にミスヒットする状況において、主記憶からキャッシュメモリへのデータ転送を行うことなく、キャッシュメモリにライトデータを登録する、いわゆるタッチ処理は当業者には周知である。文献 1 に教示される技術は主にリードのためのプリフェッチ処理に関するものであるが、これを文献 3 に例示されるようなライトのためのタッチ処理のためにも適用することは、当業者にとって容易である。

## ・請求の範囲 1, 14, 15, 16 について

請求の範囲 1, 14, 15, 16 は文献 4 により進歩性を有しない。文献 4 には、キャッシュメモリにおいて、アクセスアドレスが連続性を有し、かつ、アクセスアドレスがキャッシュラインの境界を越えたという条件を満たすか否かを判定し、当該条件を満たすと判定したとき、アクセスが終了した以前アクセスしていたキャッシュラインを優先的に追い出す（リプレースする）対象とする技術が教示されている。条件の判定や以前アクセスしていたキャッシュラインを特定するために、必要に応じて、条件を生成する手段やアドレスを生成する手段を備えることは当業者には容易である。

文献 4 に教示された技術においてアクセスアドレスの連続性を判定すること等のために、新たな条件を動的に生成するようにすることは当業者にとって容易である。このことを鑑みれば、24, 01, 2006 付けの補正後書により、出願当初の請求の範囲 1 と請求の範囲 2 をあわせて補正後の請求の範囲 1 としたことにもかかわらず、補正後の請求の範囲 1, 14, 15, 16 は依然として進歩性を有しないものである。